

M-AND, M-OR, NOT 연산을 이용한 다치 논리함수의 간단화에 관한 연구

正會員 宋 洪 復* 正會員 金 永 珍* 正會員 金 明 起**

A Study on Minimization of Multiple-Valued Logic Functions using M-AND, M-OR and NOT Operators

Hong Bok Song*, Young Jin Kim*, Myong Ki Kim** *Regular Members*

要 約

본 논문에서는 Lukasiewicz가 제시한 M-AND, M-OR, NOT 연산을 기본으로 하는 다치(Multiple-Valued) 논리함수의 간단화 방법을 제시하였다.

먼저 간단화를 행하기 위해서는 Cube를 나열하는 방법에 의해서 그 결과가 틀리기 때문에 가장 효과적인 인접항을 찾는 방법은 간단화에서 무엇보다도 중요하다.

이 방법에 의하여 진리표에 주어진 2변수 다치논리함수를 분해하고 이함수로부터 적항수의 갯수를 비교하였다.

본 논문의 방법에 의하면 기존방법[3]에 비해 동일한 함수를 실현시키는데 소자수 및 코스트가 상당히 감소됨이 밝혀졌다.

ABSTRACT

This paper offers the simplification method of Multiple-Valued logic function based on M-AND, M-OR, NOT operation presented by Lukasiewicz. First in performing the simplification the result is different by the method to arrange Cube, the method to find the most effective adjacent term if, most of all, important in simplification. According to this method, the two-variable multiple-valued logic function given by truth table is decomposed.

The simplification method in this paper proves that the number of devices and cost is considerably reduced comparing with the existing method[4] to realize the same logic functions.

I. 서 론

논리 레벨을 다치(Multiple-valued)화 하는 것에

의해 IC핀의수와 배선수를 줄일수 있고 또한 동작의 고속화 특히 직렬 전송의 고속화등이 기대 된다. 그러나 2치 논리의 경우와 같이 통일적인 논리계가 확립되지 않는것 등이 실용화를 할때에 문제점으로 되고 있다. 본 논문에서 Lukasiewicz에 의해 얻은 연산(문헌^③)에 의해서 M-AND, M-OR, NOT 연산이라 한다)을 기본 연산으로 하는 다치 논리 함수의 간단화

*東義大學校 電子工學科
Dept. of Electronics Engineering Dong Eui Univ.
**東亞大學校 電子工學科
Dept. of Electronic Engineering, Dong-A University
論文番號 : 92 - 59 (接受 1991. 12. 26)

방법을 제안한다. 본 방법은 문헌(3),(4)에 표시된 표준형 및 Cube 표현을 이용해서 간단화를 행하는 것이지만 문헌(4)에 표시한 방법과 비교해서 특수한 경우를 제외하고 간단화를 행할 수 있다.

II. p치 논리함수의 수학적 배경

$L=\{0, 1, 2, 3, \dots, p-1\}$, p치 변수 $X_i, X_i \in L(1 \leq i, j \leq n)$ 이라 하고 p치 n변수 논리 함수 $f(x_1, x_2, \dots, x_n)$ 를 $L^n \rightarrow L$ 라고 정의한다.

[정의1] p치 변수 $x_i, x_j \in L$ 에 대해서 M-AND연산 $x_i x_j$ 를 다음과 같은 형태로 정의한다.

$$x_i x_j \begin{cases} 0 & ; x_i + x_j \leq p-1 \\ x_i + x_j - (p-1) & ; x_i + x_j > p-1 \end{cases} \quad (1)$$

[정의2] p치 변수 $x_i, x_j \in L$ 에 대해서 M-OR연산 $x_i \vee x_j$ 를 다음과 같이 정의한다.

$$x_i \vee x_j \begin{cases} p-1 & ; x_i + x_j \geq p-1 \\ x_i + x_j & ; x_i + x_j < p-1 \end{cases} \quad (2)$$

[정의3] p치 변수 $x_i \in L$ 에 대해서 NOT 연산 \bar{x}_i 를 다음과 같이 정의한다.

$$\bar{x}_i = (p-1) - x_i \quad (3)$$

단, +, -는 보통 산술연산을 나타낸다.

위의 M-AND, M-OR, NOT연산은 교환법칙, 결합법칙, 보상법칙, 분배법칙, De-Morgan정리를 따른다. 또한 $a_i x_i$ 의 m번째 M-OR 의미에서 화 $\{(a_i x_i) \vee (a_i x_i) \vee \dots \vee (a_i x_i)\}$ 를 $(a_i x_i)$ 으로 나타낸다. 정의 1,2로부터 $(px)_{p-1} = p-1$ 이다.

III. p치 논리함수의 표준형

문헌(3),(4)에 의해 p치 논리함수 표준형은 다음과 같이 된다.

$$f(x_1, x_2, \dots, x_n) = \sum_{\alpha \in L^n} f(\alpha) \prod_{i=1}^n ((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \quad (4)$$

단, $\alpha = (a_1, a_2, \dots, a_n) \in L^n, 1 \leq i \leq n$ 이고 \sum 는 모든 α 에 대해서 M-OR의 의미에서 총합을 표시하며 π 는

M-AND의 의미에서 승적을 표시한다. 또 $a_i \leq a_i'$ 라고 하면

$$((p-a_i)x_i)_{p-1} ((a_i'+1)\bar{x}_i)_{p-1} = \begin{cases} p-1 & ; a_i \leq x_i \leq a_i' \\ 0 & ; 1 \text{ 이외일때} \end{cases} \quad (5)$$

가 성립한다. 식(5)는 $a_i = a_i'$ 일때 식(4)의 적항과 일치한다.

IV. Cube 표현

간단화를 행하려고 할때에 함수를 보다 효율적으로 표현하는 방법으로서 문헌(4)에 표시되고 있는 것처럼 Cube 표현을 이용한다. Cube 표현은 적항

$$\prod ((p-a_i)x_i)_{p-1} ((a_i'+1)\bar{x}_i)_{p-1} \quad (6)$$

에 1대1 형태로 대응해 있으며 다음과 같이 정의된다.

[정의4] 함수값 $k(1 \leq k \leq p-1)$ 를 갖는 항의 적항 $\prod_{i=1}^n ((p-a_i)x_i)_{p-1} ((a_i'+1)\bar{x}_i)_{p-1}$ 에 대해서 Cube C_k^+ 은 $C_k^+ = C_1 C_2 \dots C_n$ ($1 \leq i \leq n$) C_i 를 좌표 i 벡터라고 한다. 여기서 $C_i = (c_{i0}, c_{i1}, \dots, c_{in}, \dots, c_{ip-1})$ ($0 \leq j \leq p-1$)이고 c_{ij} 는 $a_i \leq j \leq a_i'$ 일때 1, 그 이외의 값일때 0를 갖는다. 다음으로 Cube간에 있어서 다음처럼 OR연산에 대한 산술합을 정의한다.

[정의5] Cube간의 OR연산 $C^+ \cup C^+$, 성분간 산술화 $C^+ + C^+$ 를 아래와 같이 정의한다. $C^+ \cup C^+ = C_1 C_2 \dots C_n \cup C_1 C_2 \dots C_n = (C_1 \cup C_1') \dots (C_n \cup C_n')$ 단, $C_i \cup C_i' = (\max(c_{i0}, c_{i0}'), \max(c_{i1}, c_{i1}'), \dots, \max(c_{ip-1}, c_{ip-1}'))$ 라고 한다. $C^+ + C^+ = C_1 C_2 \dots C_n + C_1 C_2 \dots C_n = (C_1 + C_1') \dots (C_n + C_n')$ 단, +는 보통 산술적인 가산을 의미한다. [예1] 그림 1에 표시되는 진리치표에 의해 주어진 4치(four-valued) 2변수의 경우에 있어서 1값을 갖는 셀(Cell)에 대응하는 Cube 표현은 (1000)(0010)이고, 2값을 갖는 셀에 대응하는 Cube 표현은 (0100)(0100), 3값을 갖는 셀에 대응하는 Cube 표현은 (0010)(0100)으로 된다. 또한 2값을 갖는 셀에 대응하는 Cube와 3값을 갖는 셀에 대응하는 Cube와 OR연산을 하면 (0110)(0100)으로 되고 산술합은 (0110)

(0200)으로 된다.

x2 x1 \	0	1	2	3
0	0	0	1	0
1	0	2	0	0
2	0	3	0	0
3	0	0	0	0

그림 1.

V. 간단화 방법

본 방법에서 식(4)의 표준형 각항을 Cube에 의해서 표현하고 Cube간 인접관계를 조사함으로써 간단화를 행한다. 인접관계는 Cube간 OR연산인산술화를 구하고 그 결과에 의해서 판단한다. 구체적으로 아래와 같은 조건을 만족하는 경우에 두개의 Cube (즉, 그들의 Cube에 의해서 표현되는 항)는 인접해 있다고 한다.

조건1 : 2개의 Cube에서 OR연산에 의해서 얻어진 Cube 좌표 i 벡터 C_i 성분은 ...10...01... 같은 배열이 존재하지 않을것. 조건2 : C_i+C_j ∈ {0, 1}^p를 만족하는 i (1 ≤ n)이 유일하게 한개 존재하고 C_i+C_j ∈ {0, 2}^p (p ≤ j ≤ n, i ≠ j)가 성립할것. [예2] 그림1에 표시한 함수의 경우에 있어서 C₁ ∪ C₂ = (1100)(0110), C₁ + C₂ = (1100)(0110) 따라서 조건2를 만족하고 있지 않기 때문에 1항과 2항은 인접하고 있지 않다. 또 C₂ ∪ C₃ = (0110)(0100), C₂ + C₃ = (0110)(0200). 위의 조건 1,2를 만족하기 때문에 2항과 3항은 인접해 있다.

식(4)의 표준형 적항 Π((p-a_i)x_i)_{p-1} ((a_i+1) \bar{x}_i)_{p-1}은 식(5)로부터 α=(a₁, a₂, ..., a_n) ∈ Lⁿ에 의해서 표시 되는 셀 0이외 값을 갖고 있는 경우에 p-1로 되고 그 이외의 셀을 표시하는 값이 0일 때에는 0으로 된다.

따라서 식(4)에 표시하는 표준형은 α에 의해서 표시된 셀이 0이외의 값을 표시할 때에는

$$\sum_{\alpha_i \in L^{n-1}} f(\alpha) \prod_{i=1}^n ((p-a_i)a_i)_{p-1} ((a_i+1)\bar{a}_i)_{p-1} = OVOV \dots V f(\alpha) ((p-a_i)x_i)_{p-1} ((a_i+1)\bar{a}_i)_{p-1} V \dots VO$$

$$= f(\alpha) ((p-a_i)a_i)_{p-1} ((a_i+1)\bar{a}_i)_{p-1} = f(\alpha) \quad (7)$$

여기서 f(α)=p-1인 때에는 식(7)은 M-OR 정의로부터

$$\begin{aligned} & (p-1) \prod_{i=1}^n ((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \\ &= 1((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \vee (p-2) \prod_{i=2}^n ((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \\ &= 1((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \vee (p-2) \prod_{i=2}^n ((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \\ &= 1((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \vee 1((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \vee \dots \vee \\ & \quad 1((p-a_i)x_i)_{p-1} ((a_i+1)\bar{x}_i)_{p-1} \end{aligned} \quad (8)$$

로 고쳐 쓸수가 있다. 또 M-AND 정의로부터 (p-1)X=X로 되므로 적항중에 (p-a_i)와 (a_i+1)이 p-1로 될 때에는 정수 p-1을 제거할 수 있다. 따라서 논리 함수 표현에 사용하는 정수를 줄일수가 있으며 실제로 어떤 회로를 설계할때 논리 게이트의 정수 입력도 감소 시키는 것이 가능하기 때문에 배선수의 감소를 도모할 수 있다. 예를들면 a_i=1 일때 ((p-a_i)x_i)_{p-1} ((a_i+1)x_i)_{p-1} = ((p-1)x_i)_{p-1} ((2 \bar{x}_i)_{p-1})_{p-1} = (x_i)_{p-1} (2x_i)_{p-1}으로 된다. 이 경우 얻어진 결과는 원래의 적항과 비교해서 정수 p-1이 생략 가능하는 것을 안다. 또한 식(8)로부터 중복되는 동일형의 Cube가 n개 존재할 경우 그들을 모아서 n×(대응하는 적항)로 표현하는것에 의해서 논리 함수중 적항의 갯수를 감소시킬 수 있다. 그림1 함수의 2셀은 Cube 표현으로는 (0100)(0100), (0100)(0100)과 2개의 Cube로 표현되는 적항에 의해서 표현할 경우 본 방법에서는 2(3x₁)₃ (2 \bar{x}_1)₃ (3x₂)₃ (2 \bar{x}_2)₃ = 2(x₁)₃ (2 \bar{x}_1)₃ (x₂)₃ (2 \bar{x}_2)₃으로 표현되며 분할(4)의 표현 (x₁)₃ (2 \bar{x}_1)₃ (x₂)₃ (2 \bar{x}_2)₃ ∨ (x₁)₃ (2 \bar{x}_1)₃ (x₂)₃ (2 \bar{x}_2)₃으로 부터 적항의 갯수를 감소시킬수 있다. 이상으로부터 표준형에서 주어진 논리함수 적항의 갯수 감소와 정수의 감소를 행해서 간단화된 함수를 얻는다. 다음에 구체적인 순서를 제시한다.

[순서 1] : 주어진 p치 논리 함수를 식(4)에 따라서 전개한다.

[순서 2] : 순서 1에서 얻어진 표준형의 각항중에 f(α)=p-1로 되는 항을 식(8)에 따라서 전개한다.

[순서 3] : 각항을 정의4에 따라서 Cube 표현한다. r=1로 한다.

[순서 4] : Cube를 $f(\alpha) < p-2$ Cube와 $f(\alpha) = p-2$ Cube를 구별해서 세로로 줄지어 써서 제r열로 한다.

[순서 5] : 제r열 $f(\alpha) < p-2$ Cube들과 $f(\alpha) = p-2$ Cube중에서 각각 인접 관계를 조사한다. 인접한 Cube가 존재하지 않는 경우는 순서 7 상태로 간다. 인접한 Cube가 존재할 때에는 OR연산에 의해서 얻어진 Cube를 제 (r+1)열로서 $f(\alpha) < p-2$ Cube와 $f(\alpha) = p-2$ Cube를 구별해서 세로로 나열해서 쓴다. 이때 제r열 2개의 Cube에 표시를 해준다. 이상의 조작을 인접하는 Cube가 존재하지 않을 때까지 행한다.

[순서 6] : $r \leftarrow r+1$ 로 하고 순서 4 상태로 간다.

[순서 7] : 표시되어 있지 않는 Cube를 식(6)에 따라서 적항으로 전개한다.

[순서 8] : 순서 8 상태에서 얻어진 적항을 식(4)에 따라서 전개한다. 이때 식(4)의 $f(\alpha)$ 값은 $f(\alpha) = p-2$ 경우에는 $p-2$ 로 되고 그 이상의 경우에는 동일 Cube 갯수로 된다. 여기서 동일 Cube란 각각 Cube 좌표 i벡터 성분의 0.1 배열이 같다는 것을 말한다. 이상의 처리를 행함으로써 논리함수의 간단화를 행할 수 있다.

VI. 적용예

그림2에 나타난 것처럼 4차 2변수 논리 함수 $f(x_1, x_2)$ 에 대해서 고찰해 보자.

순서 1로 부터 : $f(x_1, x_2) = 1(2x_1)_3 (3\bar{x}_1)_3 (3x_2)_3 (2x_2)_3 \vee 2(4x_1)_3 (1\bar{x}_1)_3 (2x_2)_3 (3\bar{x}_2)_3 \vee 2(3\bar{x}_1)_3 (2\bar{x}_1)_3 (2x_2)_3 (3\bar{x}_2)_3 \vee 3(3x_1)_3 (2\bar{x}_1)_3 (3x_2)_3 (3x_2)_3$

순서 2로 부터 : $f(x_1, x_2) = 1(2x_1)_3 (3\bar{x}_1)_3 (3x_2)_3 (2\bar{x}_2)_3 \vee 2(4x_1)_3 (1\bar{x}_1)_3 (2x_2)_3 (3\bar{x}_2)_3 \vee 2(3x_1)_3 (2\bar{x}_1)_3 (3x_2)_3 (3x_2)_3 \vee 1(3x_1)_3 (2\bar{x}_1)_3 (3x_2)_3 (2\bar{x}_2)_3 \vee 2(3x_1)_3 (2\bar{x}_1)_3 (3x_2)_3 (2\bar{x}_2)_3$

순서 3과 순서 4에서 : 각 항의 Cube표현은 표1의 제 1열과 같이 된다.

순서 4와 순서 6에서 : 제1열 (0010)(0100)과 (0100)(0100), (1000)(0010)과 (0100)(0010)은 각각 인접하고 있기 때문에 Cube간 OR연산의 결과를 제2열에 쓴다. 제2열에는 인접하는 Cube는 존재하지 않는다.

$x_1 \backslash x_2$	0	1	2	3
0	0	0	2	0
1	0	3	2	0
2	0	1	0	0
3	0	0	0	0

그림 2.

표 1.

	제 1 열	제 2 열
$f(\alpha)=1$	* (0010)(0100) * (0100)(0100)	(0110)(0100)
$f(\alpha)=2$	* (1000)(0010) * (0100)(0010) (0100)(0100)	(1100)(0010)

순서 7과 순서 8에서 : $f(x_1, x_2) = 1(3x_1)_3 (3\bar{x}_1)_3 (3x_2)_3 (2\bar{x}_2)_3 \vee 2(4x_1)_3 (2\bar{x}_1)_3 (3x_2)_3 (2\bar{x}_2)_3 \vee 2(3x_1)_3 (2\bar{x}_1)_3 (3x_2)_3 (2\bar{x}_2)_3 = 1(x_1)_3 (\bar{x}_1)_3 (x_2)_3 (2\bar{x}_2)_3 \vee 2(2x_1)_3 (x_2)_3 (2\bar{x}_2)_3 \vee 2(x_1)_3 (2\bar{x}_1)_3 (x_2)_3 (2x_2)_3$.

이 예의 경우 표준형과 비교해서 항의수도 감소하고 또 식중의 정수도, 표준형이 1,2,3,4를 사용하는 것에 대해서 1과 2만이 감소하고 있다. 따라서 명확히 간단화되고 있음을 알 수 있다.

VII. 결론

본 논문에서는 Lukaszewicz가 제시한 논리함, 논리적, 부정 연산을 기본 연산으로 하는 p치 논리 함수의 간단화 방법에 대해서 표시했다. 우선 문헌(4)에 표시되고 있는 방법에 비교해서도 명확하듯이 더욱 간단화를 행할 수가 있다. 또, 논리 함수중에서 사용하는 정수가 감소하고 있다고 하는것은 실제의 배선을 할때에 유리하다고 생각된다. 그러나 간단화를 할때에 Cube를 나열하는 방법에 의해서 결과가 틀린다는 것을 고려하기 때문에 간단화에 가장 효과적인 인접항을 찾는 방법등을 잊어버린다. 또 감소시키는 것이

가능한 정수의 수가 p 의 값에 관계 없이 일정하므로 p 가 크게 되면 그다지 큰 장점등이 없다는 것등도 금후의 과제로 남는다.

참 고 문 헌

1. M. Helliwell and M. Perkowski, "A fast algorithm to minimize multi-output mixed-polarity generalized Reed-Muller forms," 25th DAC, pp. 427-432, 1988.
2. T. Sasao, "Multiple-valued decomposition of generalized Boolean functions and the Complexity of programmable logic arrays," IEEE Trans. on Comput., Vol.C-30, No.9, pp.635-643, Sept.1981.
3. 藤田, 佐藤, 小高 "M-AND, M-OR, 及び NOT 演算による p 值論理關數의 標準形" 信學論(D)J67-D, No.10., pp.1266-1267.
4. 藤田, 佐藤, 小高 "p值論理關數の一簡素化" 信學論(D)J69-D, No.3, pp.447-479.
5. S. Muroga, Logic design and Switching Theory, Wiley-Interscience publication, 1979.
6. G. papakonstantinou, "Minimization of Modulo-2 sum of products," IEEE Trans, Comput., C-28, pp.163-167, 1979.
7. S. Jo Hong, D. L. Ostapko, "FITPLA: A Programmable logic array for function independent testing," 10th Int. Symp. I. C. D., pp. 131-136, TUNe 1980.
8. E. J. McClusky, Jr, "minimization of boolean function," Bell Syst. Tech. J. vol.35, pp. 1417-1444(Apr. 1957).



宋 洪 復(Hong Bok Song) 정회원
 1956년 4월 14일 생
 1983년 2월 : 光云大學校 電子通信
 工學科 卒業(工學士)
 1985년 2월 : 仁荷大學校 大學院 電
 子工學科 卒業(工學
 碩士)
 1985년~1990년 : 東義工業專門大學
 電子通信科(助教授)

1988년~1989년 : 日本 九州工大 情報工學部(客員研究員)
 1990년 8월 : 東亞大學校 大學院 電子工學科(工學博士)
 1991년 3월 : 東義大學校 工科大學 電子工學科(專任講師)
 ※주관심분야 : 多值論理理論, 函數構成 및 回路設計, 컴
 퓨터構造 및 VLSI設計 등임



金 明 起(Myong Ki Kim) 正會員
 1930年 2月 19日 生
 1951年 8月 : 海軍士官學校 卒業
 (理學士)
 1958年 6月 : 美國海軍工科大學 電
 子工學科 卒業(工學
 士)
 1966年 2月 : 서울大學校 大學院 電
 子工學科 卒業(工學
 碩士)

1976年 2月 : 東亞大學校 大學院(工學博士)
 1977年 3月~現在 : 東亞大學校 工科大學 電子工學科教授



金 永 珍(Young Jin Kim) 정회원
 1945년 1월 9일 생
 1968년 2월 : 광운대학교 응용전자
 공학과 졸업(공학사)
 1980년 10월 : 건국대학원 전자공
 학과 졸업(공학석사)
 1967년 11월~1968년 3월 : 체신부
 서울초단파(M/W)
 건설국

1968년 3월~1971년 6월 : ROTC 6기(통신)
 1971년 9월~1972년 9월 : 주월 한국군 방송국(베트남)
 1972년 9월~1972년 12월 : 월남 보건성 전자의료팀
 1976년 3월~1977년 2월 : 동의공전 통신과 전임강사
 1977년 3월~1980년 2월 : 경동공전 전자과 조교수
 1980년 3월~현재 : 동의대학교 전자공학교 부교수
 1991년 3월~현재 : 경남대학교 대학원 전자공학과 박사과
 정 재학중

※주관심분야 : 회로 및 시스템, 의용전자